

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»
Кафедра конструирования и технологии радиоэлектронных средств

**Паспорт
расчетно-графического задания (работы)**

по дисциплине «Вычислительная техника и микропроцессоры», 2 семестр

1. Методика оценки

Расчетно-графическое задание включает по 10 вопросов в варианте. Выполняется письменно. Ответ на вопрос должен содержать максимально подробное описание решения. Время выполнения 45 минут

2. Критерии оценки

Каждое задание контрольной работы оценивается в соответствии с приведенными ниже критериями.

Контрольная работа считается **невыполненной**, если студент справился с менее чем 4-мя вопросами. Оценка составляет **0-9** баллов.

Работа выполнена на **пороговом** уровне, если студент правильно ответил на 5 вопросов. Оценка составляет **10-13** баллов.

Работа выполнена на **базовом** уровне, если студент правильно ответил на 8 вопросов. Оценка составляет **14-16** баллов.

Работа считается выполненной на **продвинутом** уровне, если студент правильно ответил на все 5 вопросов. Оценка составляет **17-20** баллов.

3. Шкала оценки

В общей оценке по дисциплине баллы за контрольную работу учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

Минимально за контрольную работу можно получить 10 баллов, максимально 20, эти баллы будут учтены с коэффициентом 1 в балльно-рейтинговой системе, т.е. 1:1.

4. Пример варианта контрольной работы

1. В двухбайтовой разрядной сетке записано целое число со знаком (прямой код),

1 байт								2 байт							
1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	1

которое в десятичном представлении равно ...

2. В двоичном формате для целых чисел в двух байтах можно записать максимальное положительное десятичное число равное ...

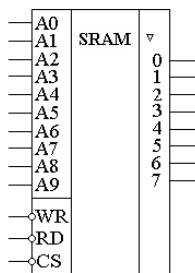
3. Для контроля за переполнением разрядной сетки:

- ☐ следят за переносом в знаковый разряд
- ☐ следят за переносом из знакового разряда
- ☐ следят за переносами в знаковый разряд и из него
- ☐ следят за межтетрадным (межбайтовым) переносом
- ☐ используют модифицированные коды

4. ПЗУ предназначено для:

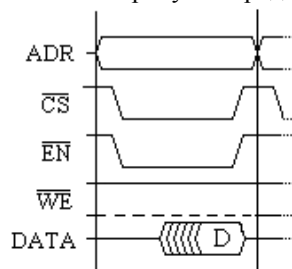
- ☐ приема информации
- ☐ хранения информации
- ☐ выдачи информации
- ☐ оперативного уничтожения информации

5. На рисунке приведено графическое обозначение интегрального модуля памяти:



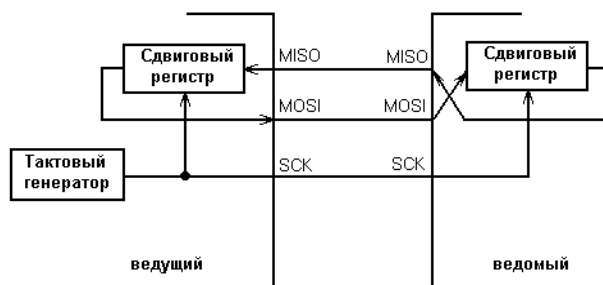
- ☐ статического ОЗУ
- ☐ динамического ОЗУ
- ☐ синхронного динамического ОЗУ
- ☐ репрограммируемого ПЗУ с электрическим стиранием

6. На рисунке представлена диаграмма цикла:

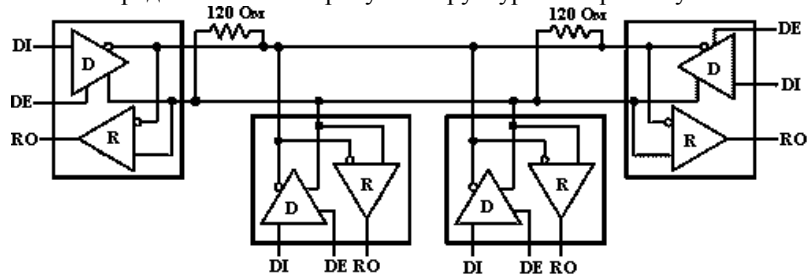


- ☐ чтения слова из асинхронной статической памяти
- ☐ записи слова в синхронную статическую память
- ☐ чтения слова из постоянной репрограммируемой памяти
- ☐ запись слова в постоянную репрограммируемую память

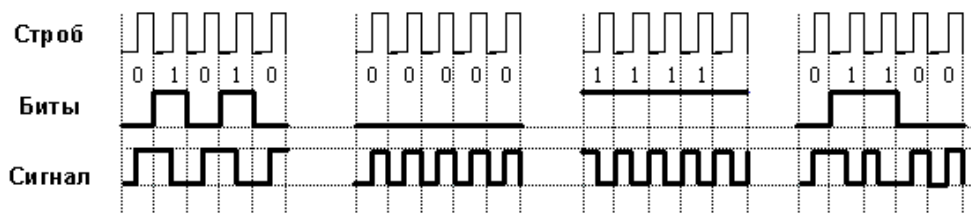
7. Приведенные на рисунке устройства взаимодействуют с помощью последовательного ... интерфейса.



8. Представленная на рисунке структура сети реализуется на базе интерфейса:

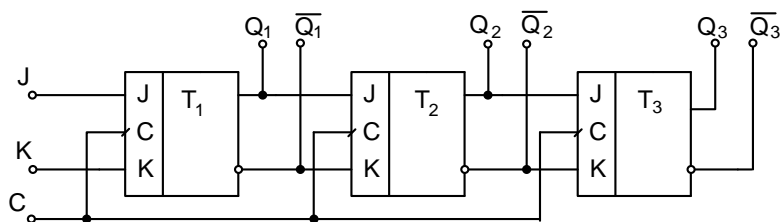


9. Рисунок иллюстрирует принцип формирования линейного сигнала кодером типа



- ☐ RZ
- ☐ NRZ
- ☐ Манчестер II
- ☐ MLT-3

10.



Схема, приведенная на рисунке называется:

- ☐ парафазный регистр хранения
- ☐ однофазный регистр сдвига
- ☐ суммирующий счётчик
- ☐ парафазный регистр сдвига
- ☐ вычитающий счетчик

Составитель _____ Кривецкий А.В.
(подпись)

«___» _____ 20__г.