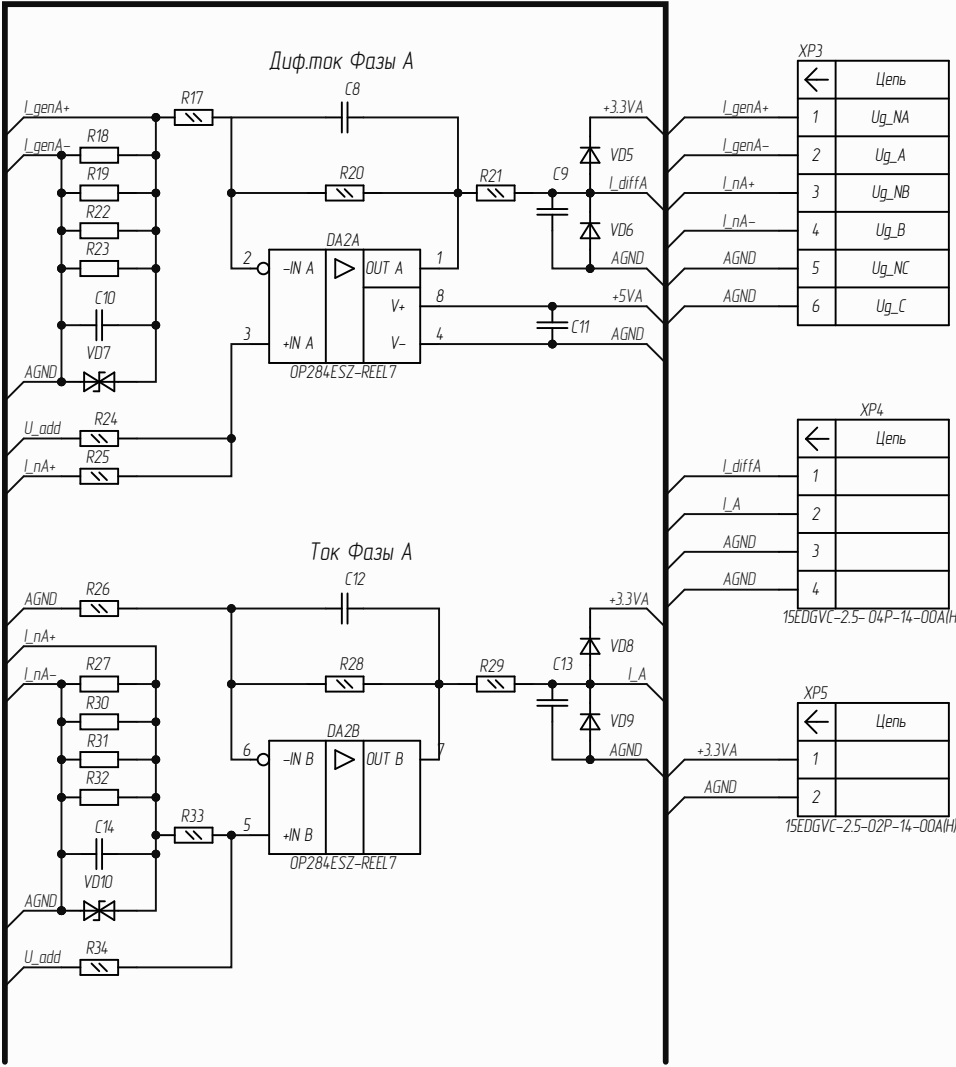
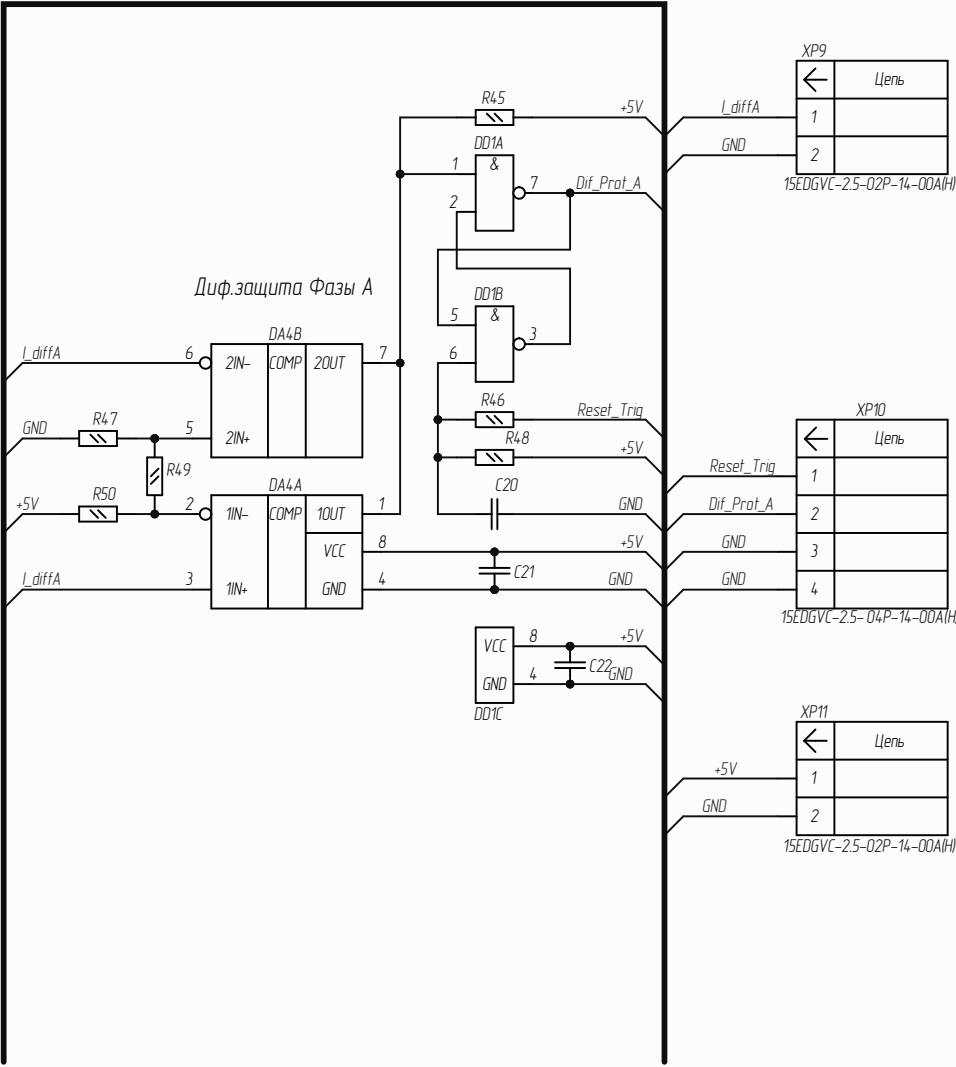


Вариант 2



					*							
Изм.	Лист	№докум.	Подп.	Дата	*	Лит.			Масса		Масштаб	
Разраб.		*										
Пров.		*										
Т.контр.		*				Лист: 2			Листов: 10			
Согласовано		*				*						
Н.контр.		*										
Утвердил		*										
					*							

Вариант 4



						*												
						* * *				Лист.		Масса		Масштаб				
Изм.	Лист	№докум.	Подп.	Дата														
Разраб.		*																
Пров.		*																
Т.контр.		*								Лист: 4		Листов: 10						
Согласовано		*								*								
Н.контр.		*																
Утвердил		*																

Развязки для сигналов к МК

The diagram shows three identical circuit blocks, each designed for a different microcontroller signal: S_in4, S_in5, and S_in6. Each block consists of a +5V power supply line, a signal input line (M_in4+, M_in5+, M_in6+), a ground connection (GND), a signal input line (M_in4-, M_in5-, M_in6-), a resistor (R51, R52, R53, R54, R55, R56), a capacitor (C23, C24, C25, C26, C27, C28), and a diode (U1, U2, U3). The diodes are connected in parallel with the capacitors, and the resistors are connected in series with the signal inputs. The capacitors are connected to ground, and the diodes are connected to the +5V supply.

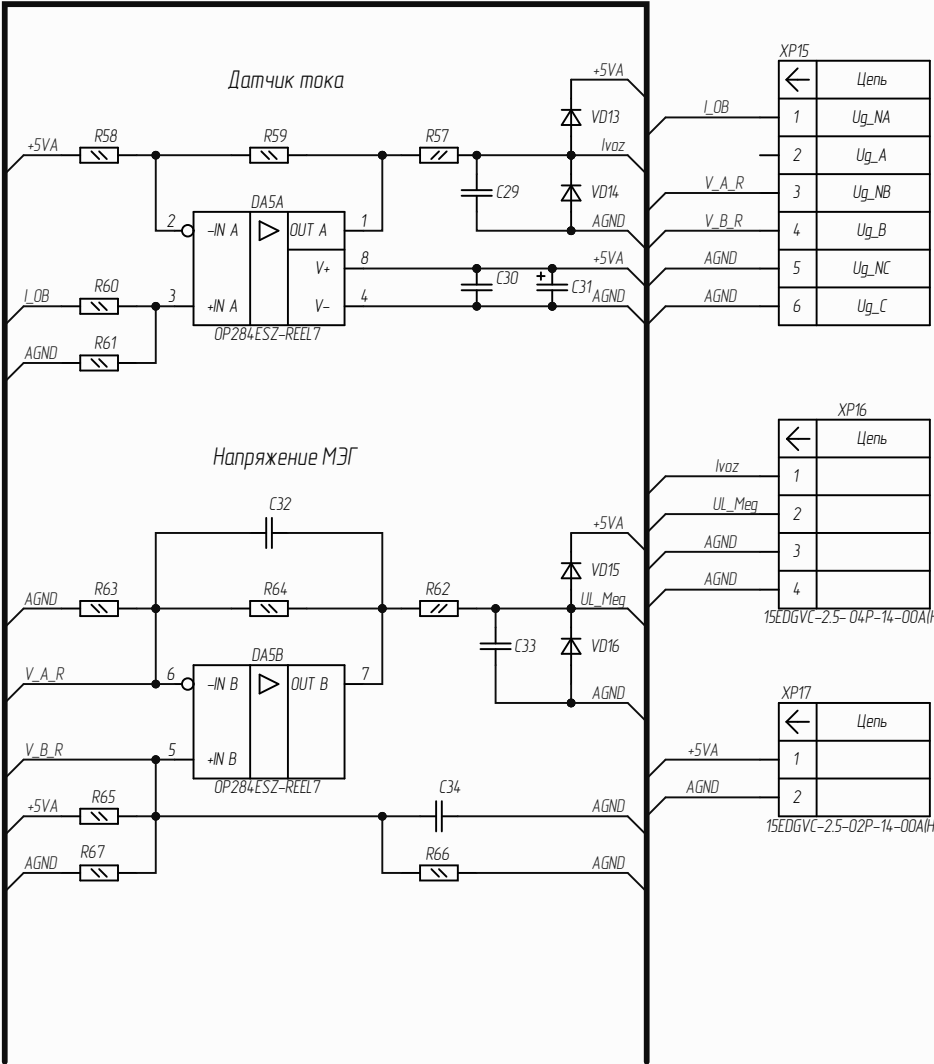
		XP13	
		←	Цепь
+5V	1		
GND	2		
		15EDGVC-2.5-02P-14-00A(H)	

	←	Цепь
S_in5	1	
S_in6	2	
S_in7	3	
GND	4	

150GVLC-2.5-04P-14-00A(H)

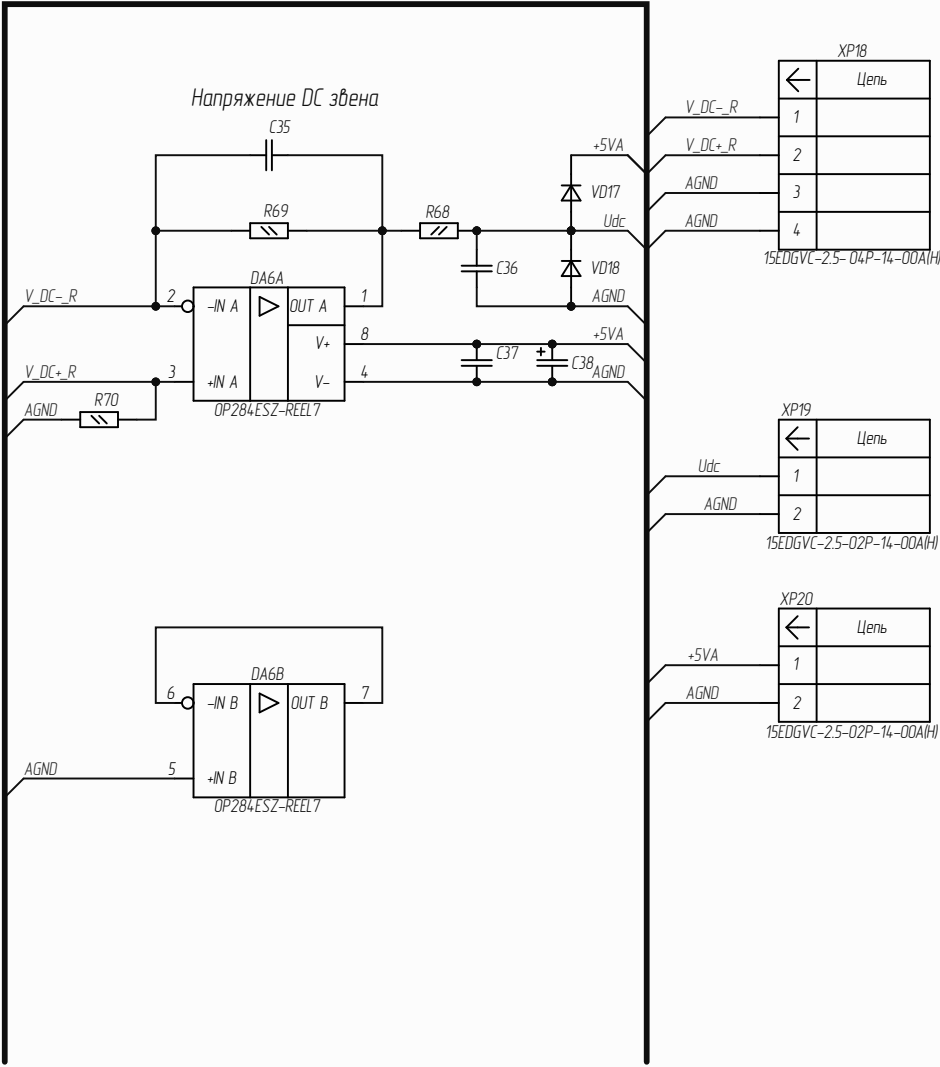
Копировал: _____ Формат А3

Вариант 6



					*									
					*	Лист			Масса	Масштаб				
Изм.	Лист	№докум.	Подп.	Дата										
Разраб.		*												
Пров.		*												
Т.контр.		*			*	Лист: 6			Листов: 10					
Согласовано		*				*								
Н.контр.		*												
Утвердил		*												

Вариант 7



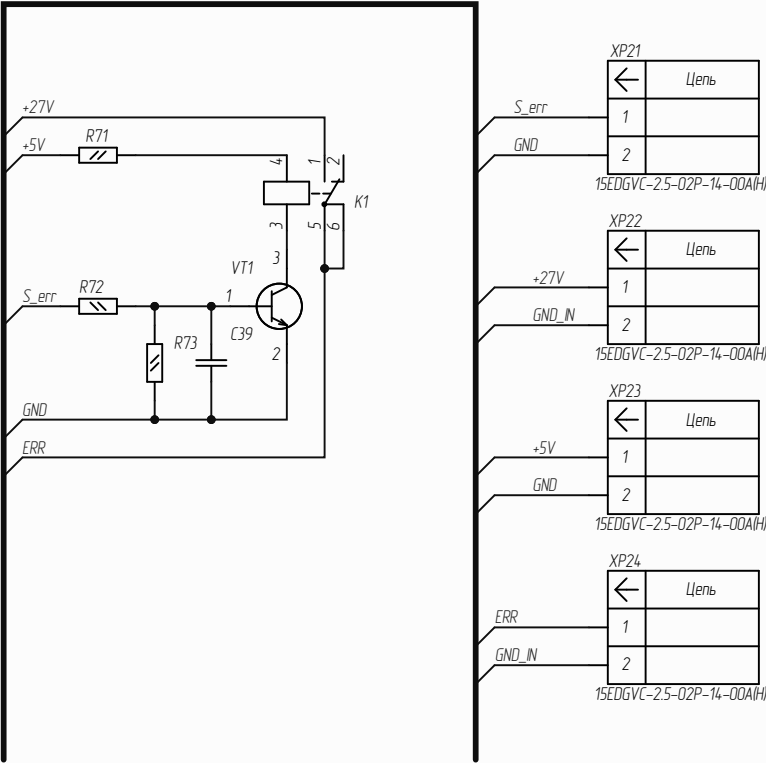
					*									
					*	Лит.			Масса	Масштаб				
Изм.	Лист	№докум.	Подп.	Дата										
Разраб.		*												
Пров.		*												
					*									
Т.контр.		*				Лист: 7			Листов: 10					
Согласовано		*				*								
Н.контр.		*												
Утвердил		*												

Перв. примен.	*
Справ №	

Подп. и дата	
Инв. № дубл.	
Взам. инв. №	
Подп. и дата	
Инв. № подл.	

*

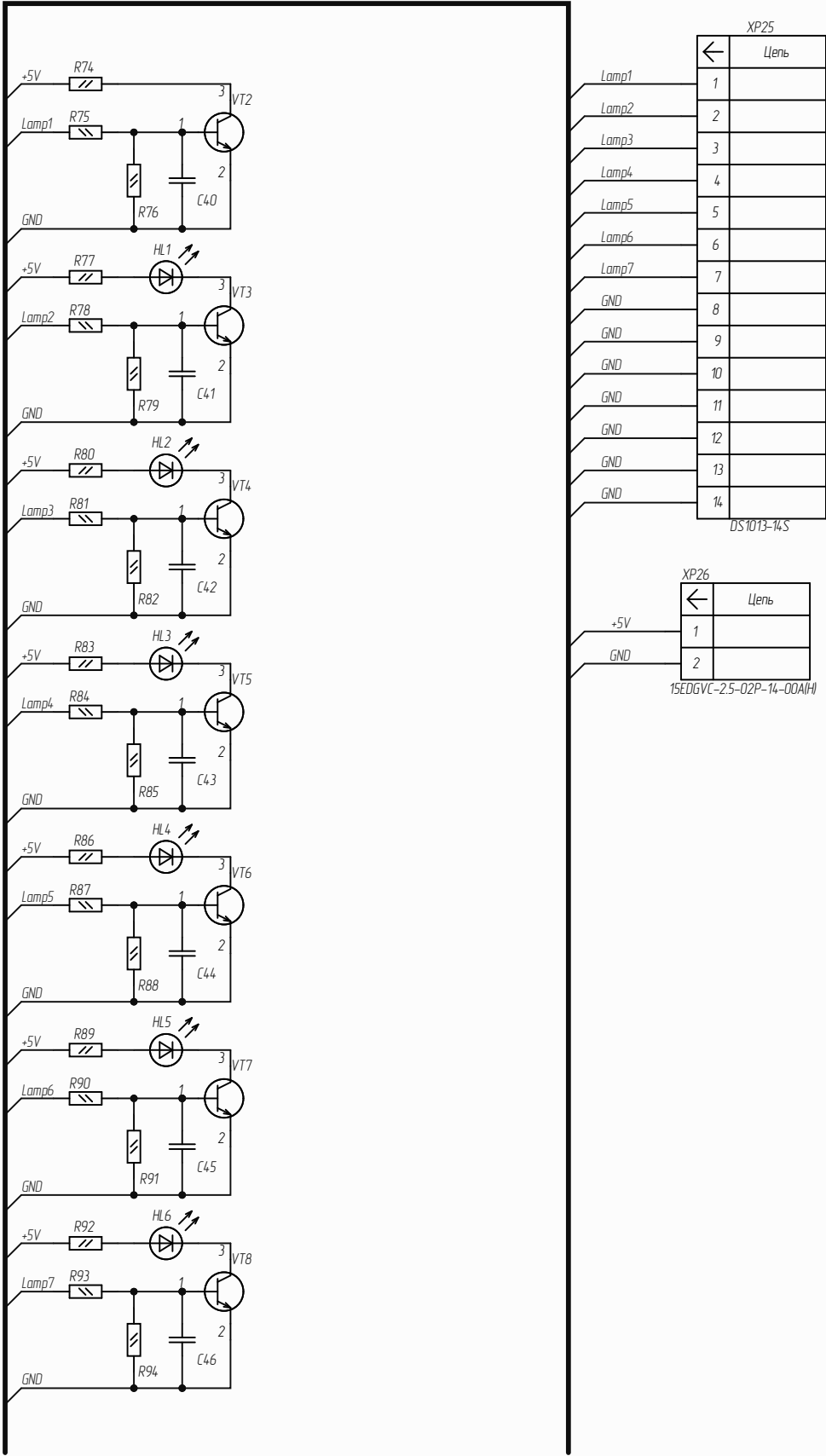
Вариант 8



					*									
					*	Лист			Масса	Масштаб				
						Лист: 8			Листов: 10					
						*								
Изм.	Лист	№докум.	Подп.	Дата										
Разраб.		*												
Пров.		*												
					*									
Т.контр.		*				Лист: 8			Листов: 10					
Согласовано		*				*								
Н.контр.		*												
Утвердил		*												

*

Вариант 9



					*									
					*									
Изм.	Лист	№докум.	Подп.	Дата	*				Лист.		Масса		Масштаб	
Разраб.		*												
Пров.		*												
Т.контр.		*												
Согласовано		*			*				Лист: 9		Листов: 10			
И.контр.		*												
Утвердил		*												

Развязки для сигналов от МК

Three circuit diagrams showing signal decoupling for channels 1, 2, and 3. Each channel consists of a signal input (S_out1, S_out2, S_out3), a 5V supply input (M_out1+, M_out2+, M_out3+), and a ground input (M_out1-, M_out2-, M_out3-). The decoupling circuit for each channel includes a resistor (R97, R101, R105) in series with the signal input, a resistor (R98, R102, R106) in parallel with the signal input, and a capacitor (C47, C48, C49) in parallel with the signal input. The output of each decoupling circuit is connected to the base of a transistor (VT9, VT10, VT11) which is also connected to the 5V supply and ground. The transistor is also connected to the signal input and the 5V supply.

XP28

←	Цепь
1	
2	

+5V

GND

15EDGVC-2.5-02P-14-00AH

XP29	
←	Цепь
S_out1	1
S_out2	2
S_out3	3
GND	4

150DGV-2.5-04P-14-00AH

					*
Изм.	Лист	№докум.	Подп.	Дата	* *
Разраб.		*			
Проб.		*			
Т.контр.		*			
Согласовано		*			
Н.контр.		*			* *
Утвердил		*			